

Pentect

ペンテクト

特許第 6636930 号他、海外でも特許取得済技術



突然の電源断でもユーザデータを守る

論理物理変換・バッドブロック管理・ウェアレベリングでフラッシュメモリ管理を自動化。
E2PROM を小容量 NOR フラッシュメモリで代替。ソフトウェアのみで実現します。

電源断時の挙動

- ・ 確定処理 (flush) 完了前は旧データに自動ロールバック
- ・ API 単位で完了 / 未完了が判定され一貫性を維持
- ・ ガベージコレクション / ライト中の電源断でも有効データを保護

主な用途

- ・ 設定データ管理
- ・ キャリブレーション情報
- ・ ログ管理
- ・ 高頻度更新データ
- ・ 電源不安定環境
- ・ IoT ノード

対応フラッシュメモリ

- ・ SPI-NOR フラッシュメモリ
- ・ MCU 内蔵フラッシュメモリ

提供 API

- ・ pentect_init (初期化)
- ・ pentect_deinit (終了)
- ・ pentect_format (フォーマット)
- ・ pentect_read (リード)
- ・ pentect_write (ライト)
- ・ pentect_flush (確定)
- ・ pentect_reclaim (GC)
- ・ pentect_getDevInfo (情報取得)
- ・ pentect_erase (消去)

本資料は概要紹介用です。詳細仕様は別途お問い合わせください。